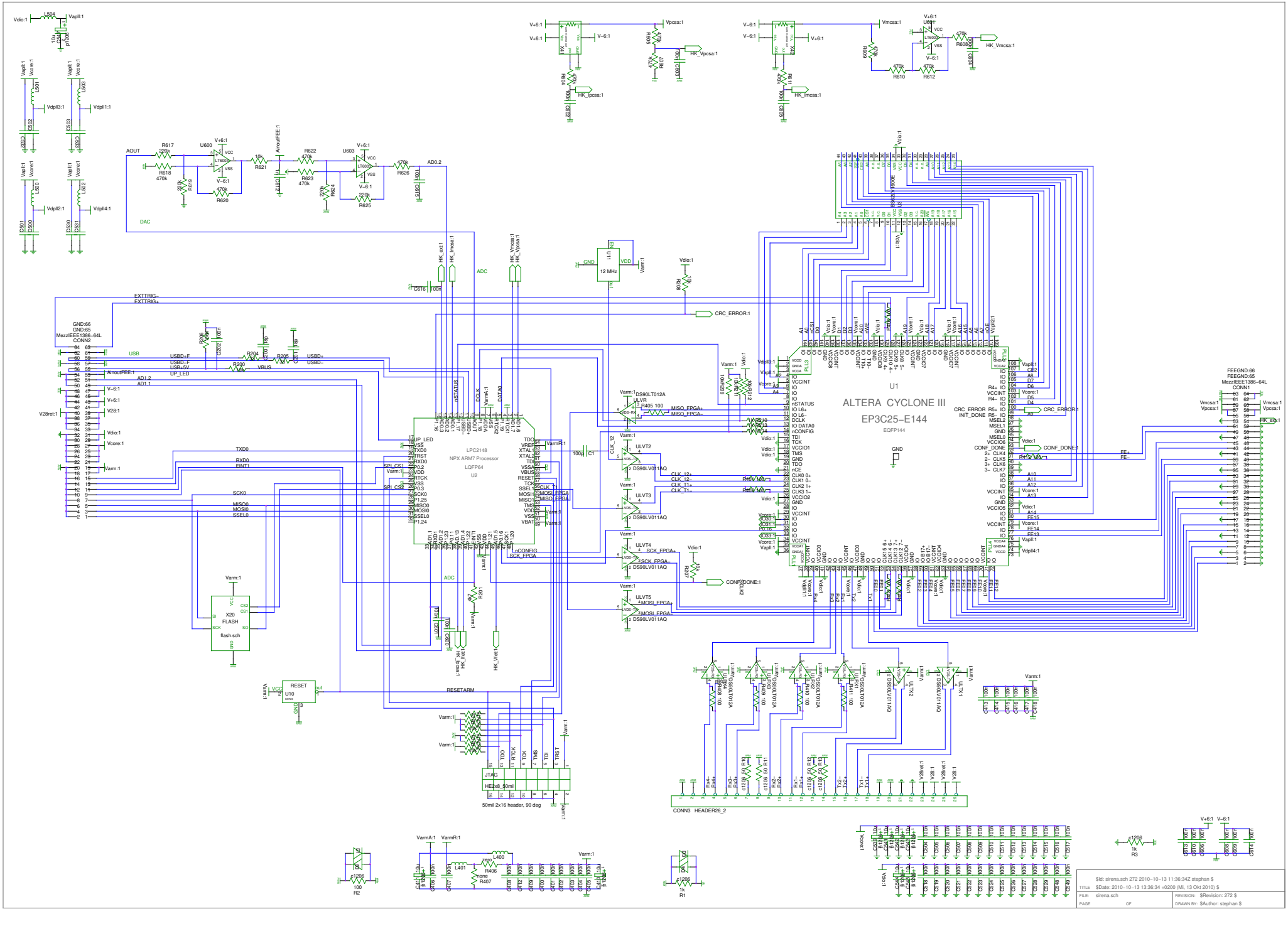
ALTERA CYCLONE III
EP3C25–E144
EQFP144
U1
LPC2148
NPX ARM7 Processor
LQFP64
U2
X20
FLASH
flash.sch
JTAG
HE2x8_50mil
50mil 2x16 header, 90 deg
CONN3 HEADER26_2
DAC
ADC
AOUT
AinoutFEE:1
USB
MezzIEEE1386–64L
CONN2
FEEGND:66
FEEGND:65
CONN1
12 MHz
RESET
U10
EXTTRIG−
EXTTRIG+
CRC_ERROR:1
CONF_DONE:1
RESETARM
SCK0
MISO0
MOSI0
SSEL0
TXD0
RXD0
EINT1
SPI_CS1
SPI_CS2
MISO_FPGA
MOSI_FPGA
SCK_FPGA
nCONFIG
SCK_FPGA
DS90LT012A
DS90LV011AQ
DS90LV047A
LT6603
HK_Vpcsa:1
HK_Vmcsa:1
HK_Ipcsa:1
HK_Imcsa:1
HK_Vref:1
HK_Iref:1
HK_Iout:1
HK_ext:1
HK_Imcsa:1
HK_Vmcsa:1
HK_Vpcsa:1
Vpcsa:1
Vmcsa:1
Ipcsa:1
Imcsa:1
Vdio:1
Varm:1
Vcore:1
Vapll:1
Vdpll1:1
Vdpll2:1
Vdpll3:1
Vdpll4:1
V28:1
V28ret:1
V−6:1
V+6:1
AD0.2
AD1.2
AD1.1
UP_LED
VBUS
USBD+F
USBD−F
USB+5V
USBD+
USBD−
TDO
TCK
TMS
TDI
TRST
RTCK
VarmA:1
VarmR:1
VoxelA:1
VoxelR:1
Vbias:1
Vbias:2
Vbias:3
Vbias:4
Vbias:5
Vbias:6
Vbias:7
Vbias:8
Vbias:9
Vbias:10
Vbias:11
Vbias:12
Vbias:13
Vbias:14
Vbias:15
Vbias:16
Vbias:17
Vbias:18
Vbias:19
Vbias:20
Vbias:21
Vbias:22
Vbias:23
Vbias:24
Vbias:25
Vbias:26
Vbias:27
Vbias:28
Vbias:29
Vbias:30
Vbias:31
Vbias:32
Vbias:33
Vbias:34
Vbias:35
Vbias:36
Vbias:37
Vbias:38
Vbias:39
Vbias:40